



# AD18E211

---

## Application note

版本号: V1.0.0

---

版权所有©

西安恩狄集成电路有限公司

本资料内容为西安恩狄集成电路有限公司在现有数据资料基础上编制而成，本资料中所记载的实例以正确的使用方法和标准操作为前提，使用方在应用该等实例时应充分考虑外部诸条件，西安恩狄集成电路有限公司不担保或确认该等实例在使用方的适用性、适当性或完整性，西安恩狄集成电路有限公司亦不对使用方使用本资料所有内容而可能或已经带来的风险或后果承担任何法律责任。文档中所有涉及到第三方软件的，请自行购买正版软件，因第三方软件版权问题涉及到的一切后果，与西安恩狄集成电路有限公司无关。基于使本资料的内容更加完善等原因，西安恩狄集成电路有限公司保留未经预告的修改权。

---

西安恩狄集成电路有限公司

地 址：陕西省西安市高新区高新一路 19 号思安大厦 401

地 址：深圳市 宝安区 西乡大道 230 号 满京华艺峦大厦 4 座 1505 室

电 话：+ (86 29) 88322766 网 站：www.admicrochip.com

微信号：恩狄 ADUC



## 版本修订记录

| Bin | Version | Change List | Owner | Data       |
|-----|---------|-------------|-------|------------|
| 1   | 1.0.0   | 初版          | SunGD | 2025.12.19 |

## 1. 供电相关

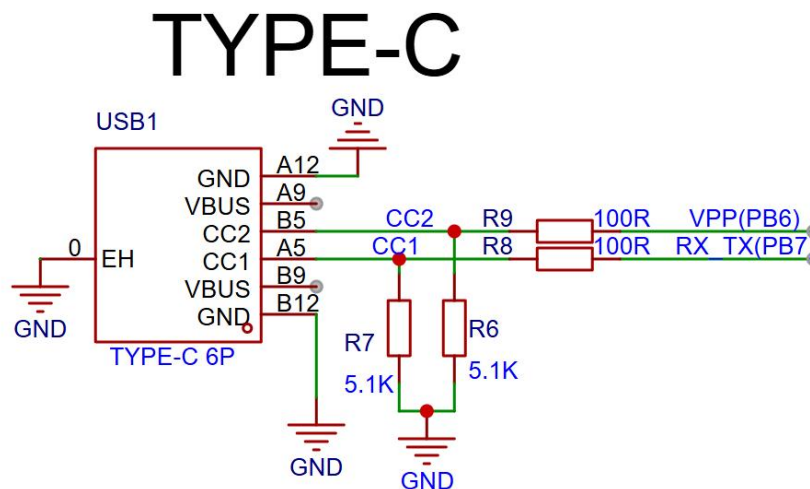
MCU 的 VDD/VSS 间**必须并联 0.1uF 电容**，并且尽量靠近 MCU。

## 2. 烧录相关

**烧录引脚（I2C:PB6，PA5，PA4；UART：PB6，PB7）禁止并联电容，烧录时有通信数据，并联电容影响烧录。**

**PB6(烧录高压 VPP 引脚)必须串接 100R 电阻。**

**UART 烧录时，TYPE-C 接口典型接线如下：**



## 3. 工作频率相关

16MHz/2T 下工作电压 VDD=2.5V~5.5V，需要将 LVR 设置在 2.6V 及以上；

32MHz/4T 下工作电压 VDD=2.5V~5.5V，需要将 LVR 设置在 2.6V，确保工作电压在 2.6V 以上。

## 4. CMP 相关

打开滤波后原始波形产生变化：高电平时间变长，低电平时间变短，如下图（黄色为 60KHz 的原始波形，绿色为配置为 1 个滤波时间后 CMPOUT 输出波形）：



## 5. OSCCON 寄存器(SIG 位)相关

SIG 位在读取相关数据后必须置“0”，否则会影响指令运行。

## 6. 中断相关

### 1) 中断处理时间

进、出中断函数需要 8 个指令周期，在 16M/4T 模式下需要 2us。

### 2) 中断标准函数

使用中断函数时，需要打开总中断和对应外设中断，中断函数内需要判断是否打开对应中断以及对应标志位是否置位，如下所示：

```

IPEN = 1;           //使能中断优先级
GIEH=1;             //使能高优先级中断
TMR1IE=1;           //开启TMR1的中断使能
TMR1IF=0;           //清除TMR1的中断
PR1H=0x0F;
PR1L=0x9F;
T1CON0=TICK_FCPU|TICKPS_DIV1|T1SYNC_EN|TM1_ON; //使能Timer1定时器;
while(1)
{
    NOP();
}
}
//高优先级中断服务函数
void interrupt ISR_h (void)
{
    //进入中断后系统自动关闭中断
    if(TMR1IF==1 && TMR1IE==1) //计满产生溢出中断
    {
        TMR1IF = 0;
        PA2=~PA2;
    }
}
    
```